

RevolutionPi - DIO-Modul

Dieses Modul bietet 14 digitale Eingänge und 14 digitale Ausgänge.

Den Schaltplan dazu gibts bei Kunbus

<https://revolution.kunbus.de/download/1812>

Die Firmware dazu wurde im Oktober 2017 unter der MIT-Lizenz veröffentlicht:

<https://github.com/RevolutionPi/IODeviceExample>

Die GNU ARM none EABI toolchain gibt es hier zum Download:

<https://developer.arm.com/open-source/gnu-toolchain/gnu-rm/downloads>

Herzstück ist der STM32, ein ARM Cortex M3, 120MHz, 1MB Flash, 132kB RAM, LQFP-64:

<https://www.digikey.at/product-detail/de/stmicroelectronics/STM32F205RGT6/497-11157-ND/2640803>

Gehäuse und Abmessungen

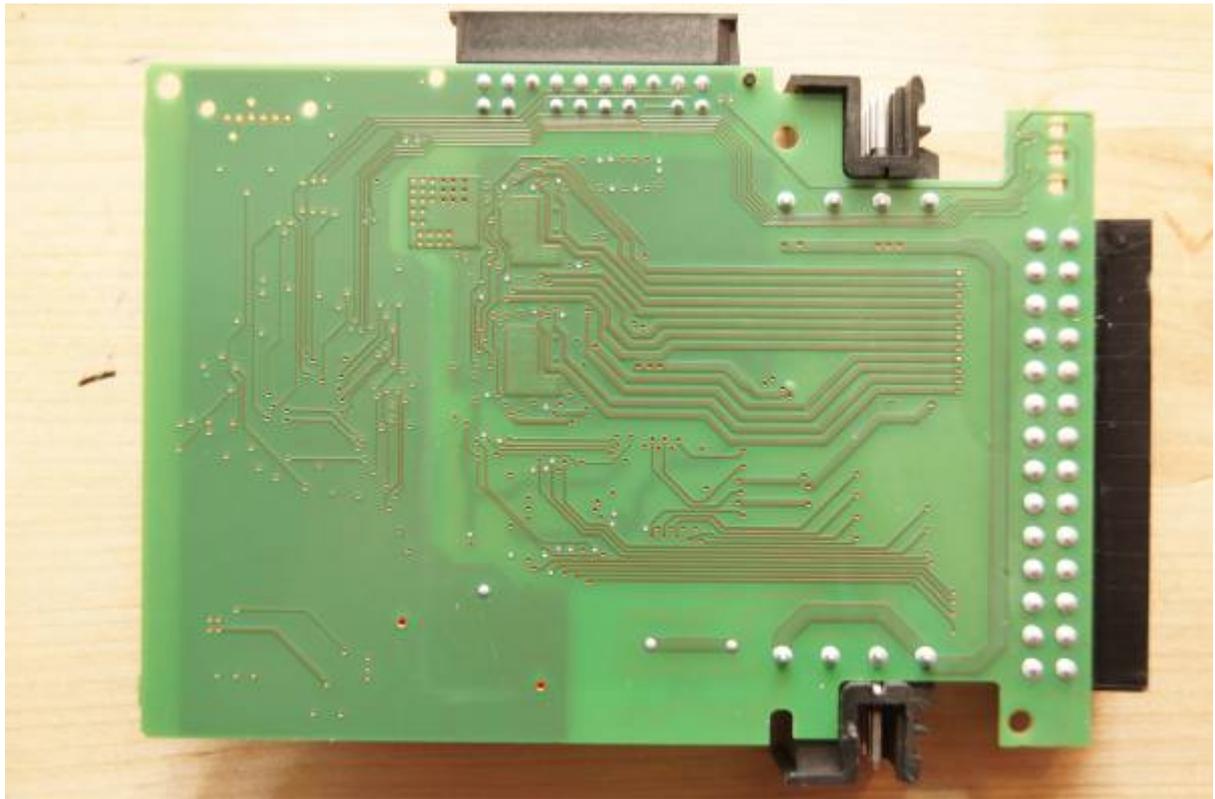
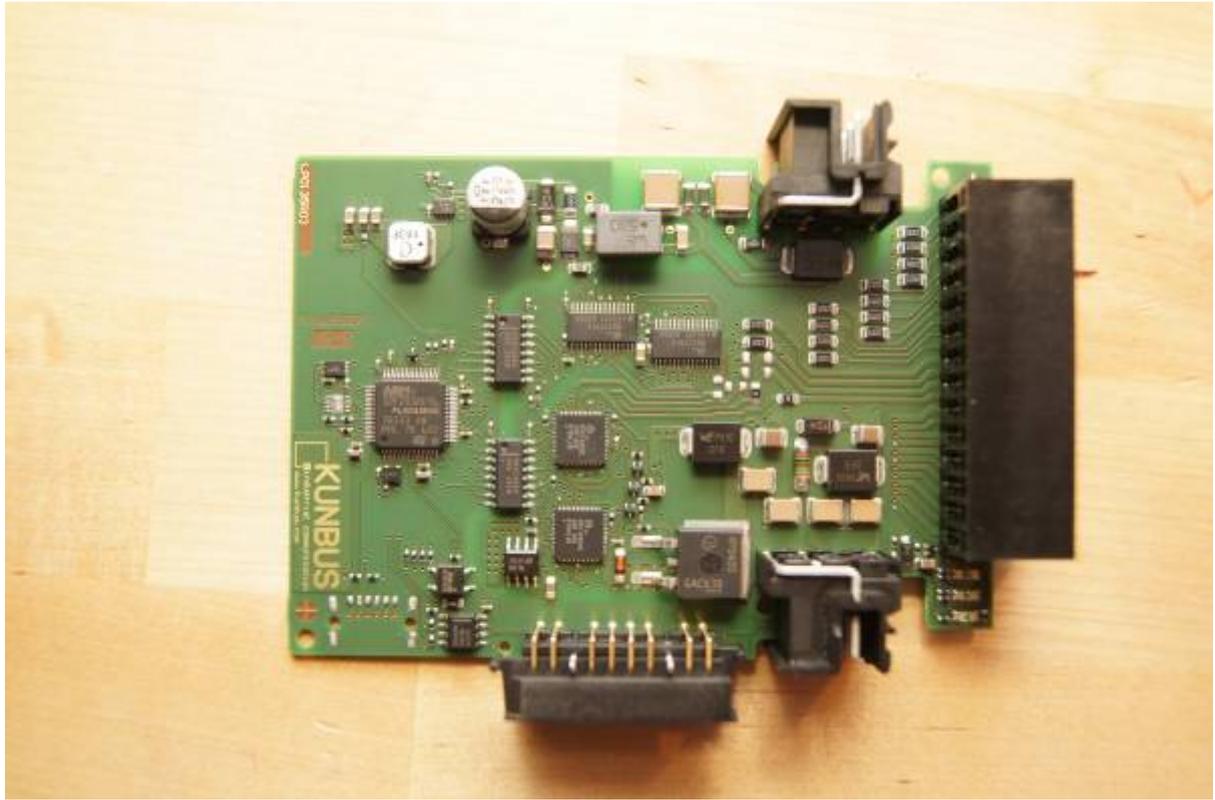
Das Gehäuse ist von der Fa. Pilz, die Sicherheitsmodule produzieren.

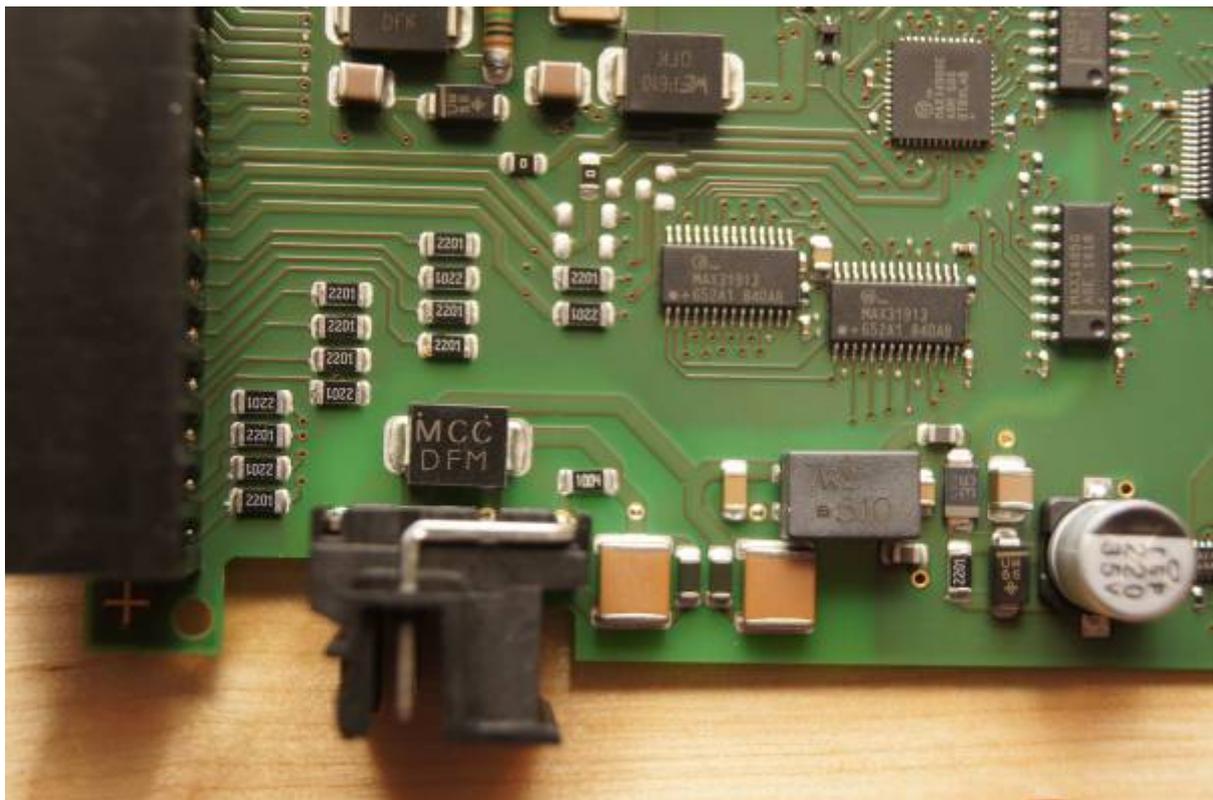
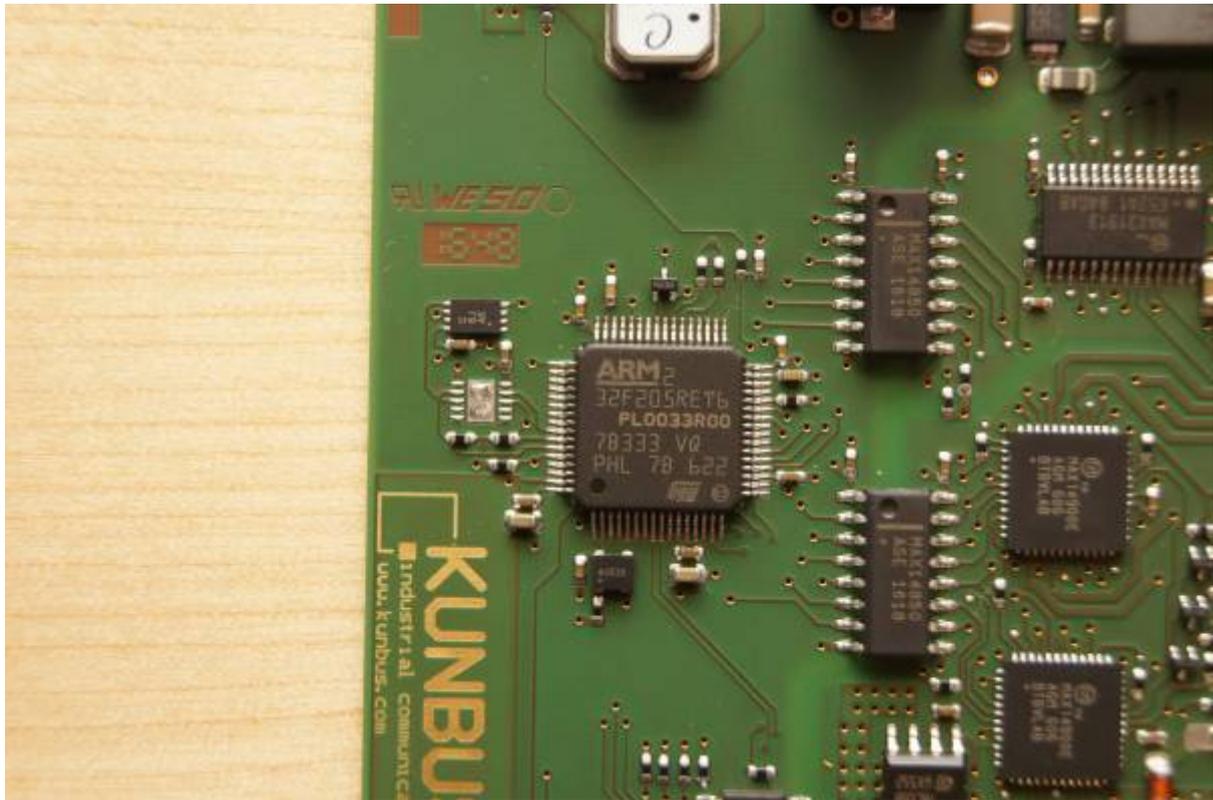
Die Ähnlichkeit sieht man sofort. Die Gehäusehälften haben Prägungen lautend „ME0034“ und „ME0035“.

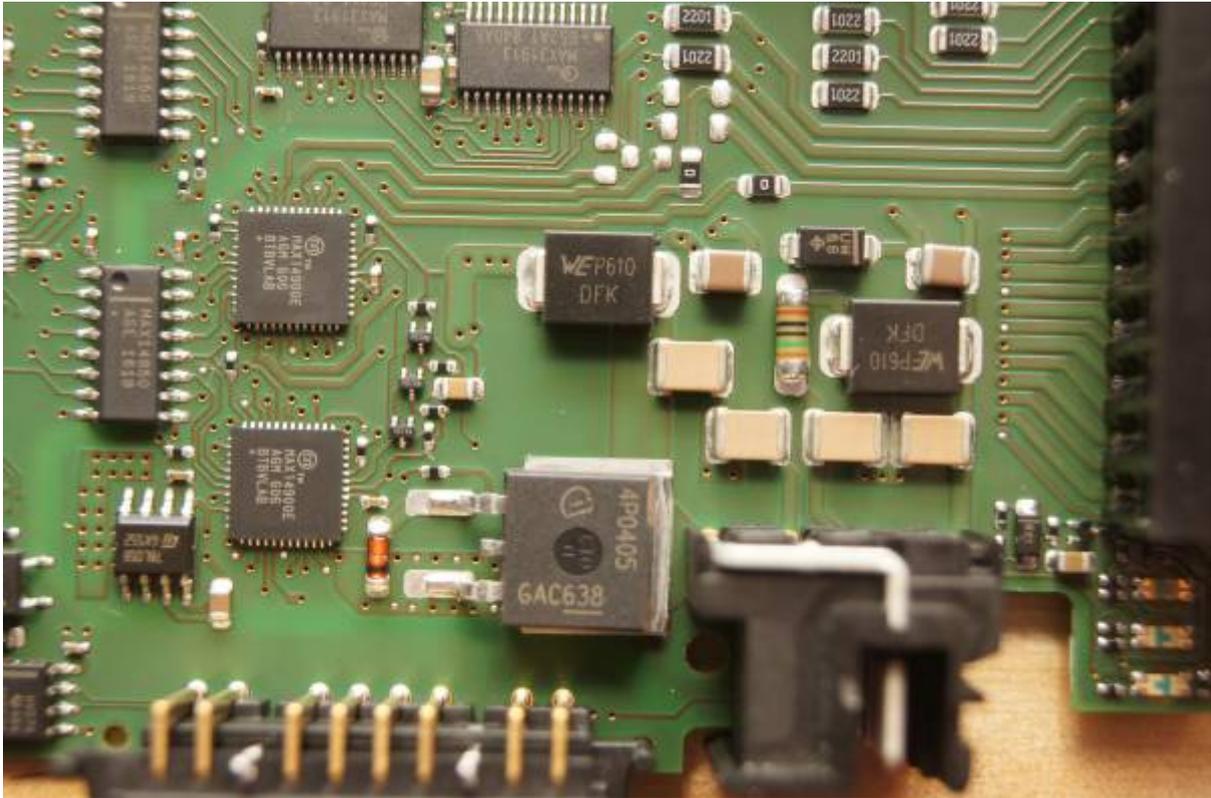


Die Platine hat 2mm „Bodenfreiheit“ und ist 1.1mm dick. Die max. Bauteilhöhe darf 16.9mm betragen. Die Gehäusewand ist 1.25mm dick. Die Gehäusebreite ist 22.5mm. Theoretisch wäre Ausführung mit 2 gestapelten Platinen möglich, dabei würde sich der Plateinenabstand auf der Innenseite auf 13.8mm belaufen (mit je 1.1mm Platinendicke). Das sollte sich dann auch genau mit der PiBridge ausgehen, deren Pin 6 und 16 nach oben durchgehen.

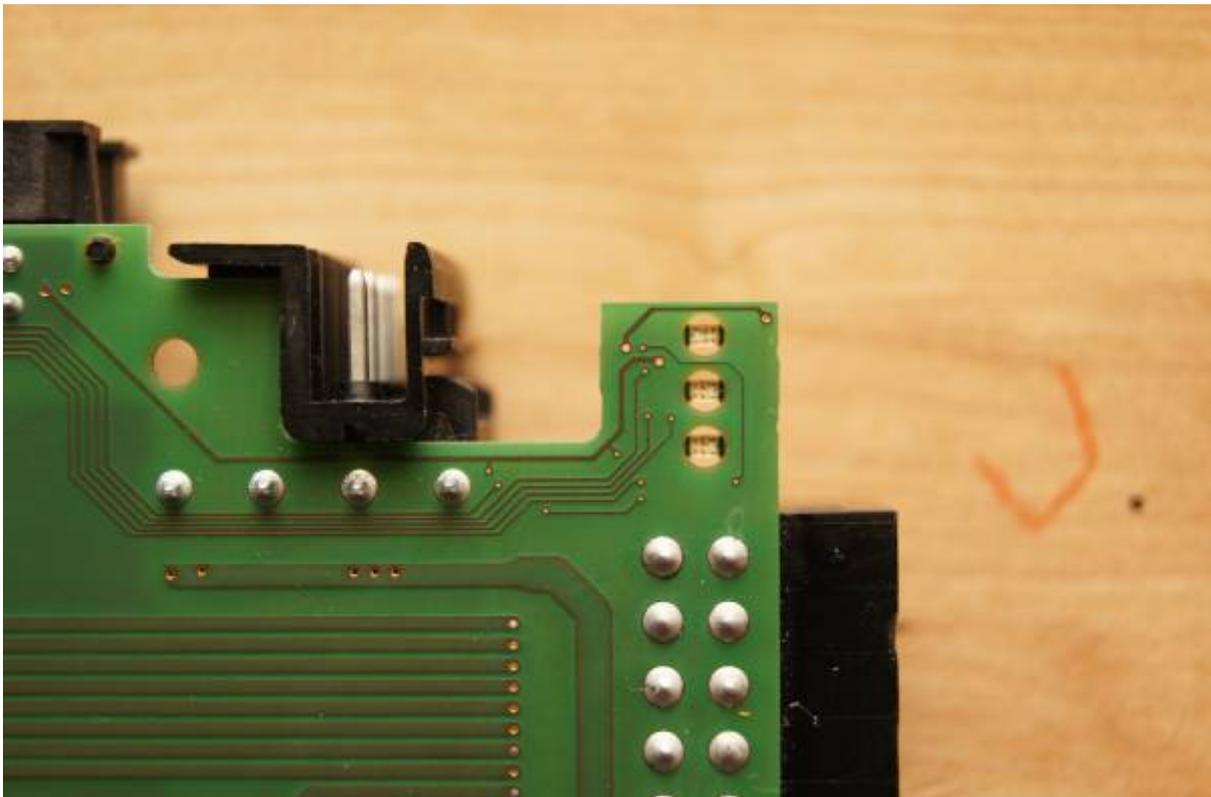
Fotos der Platine

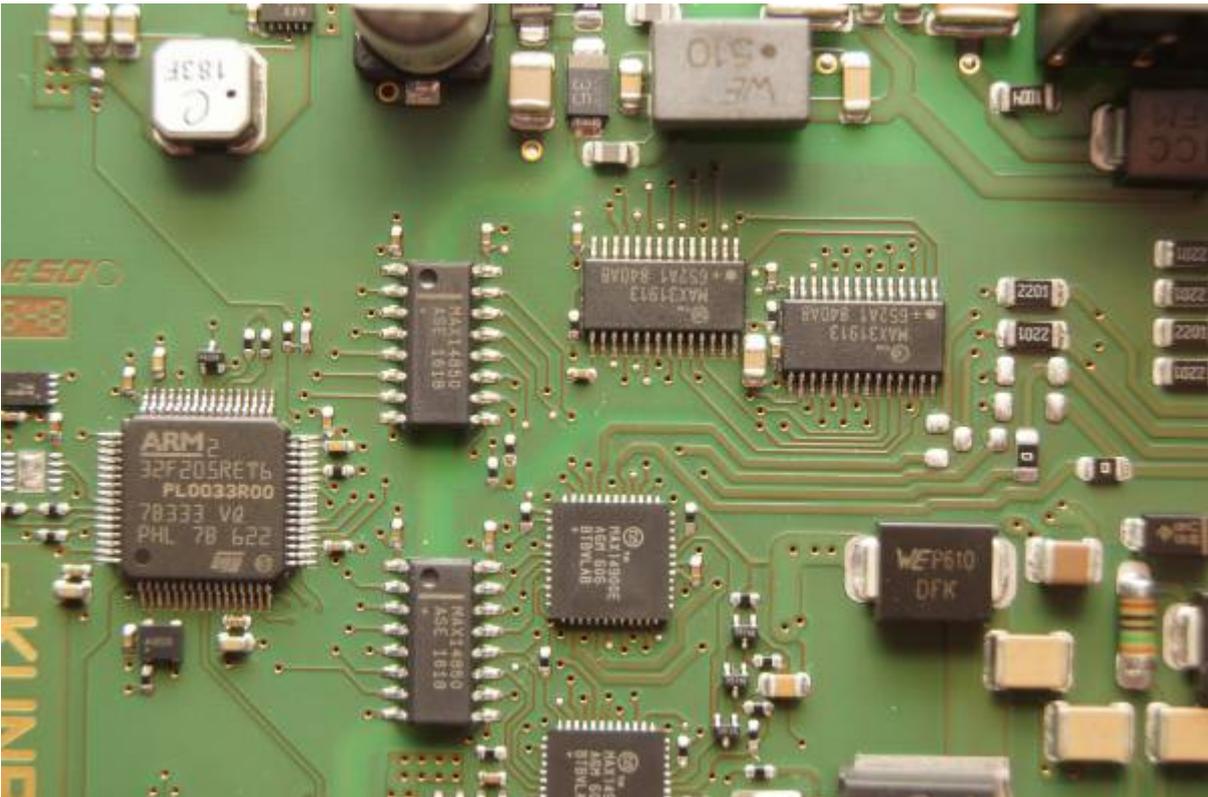
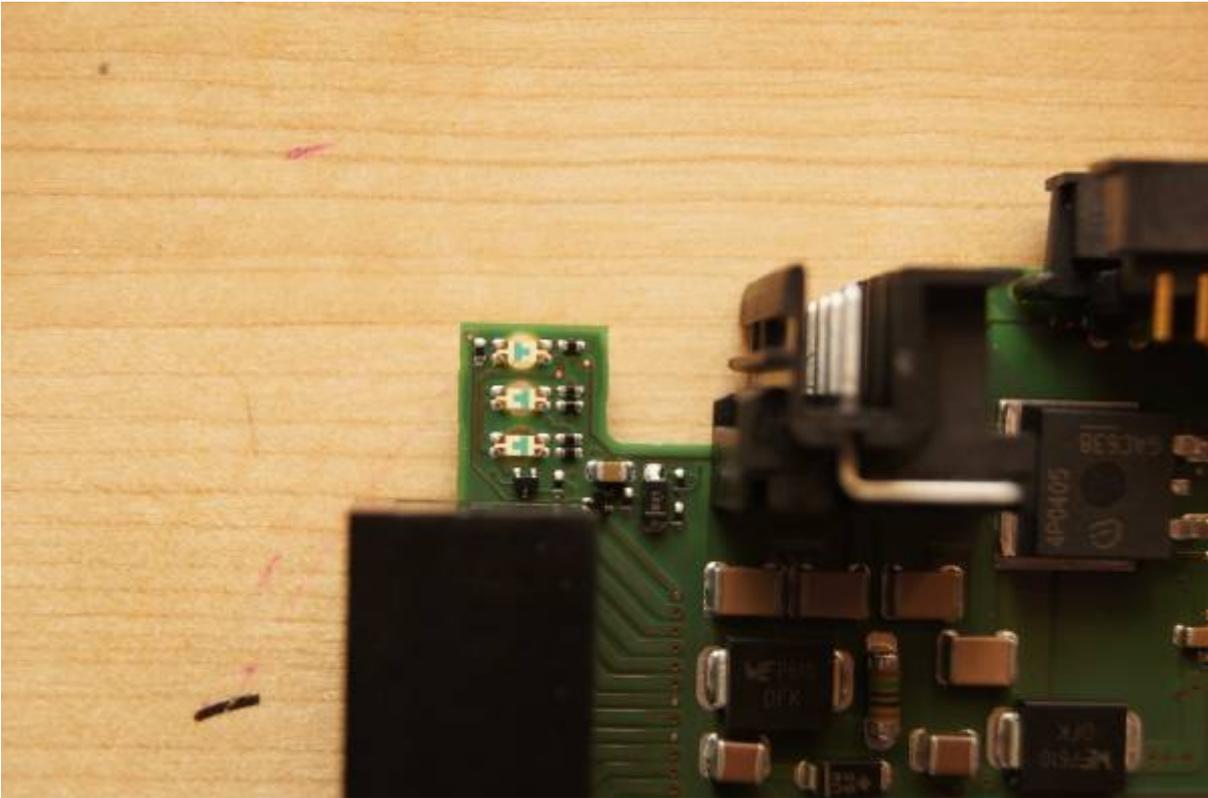


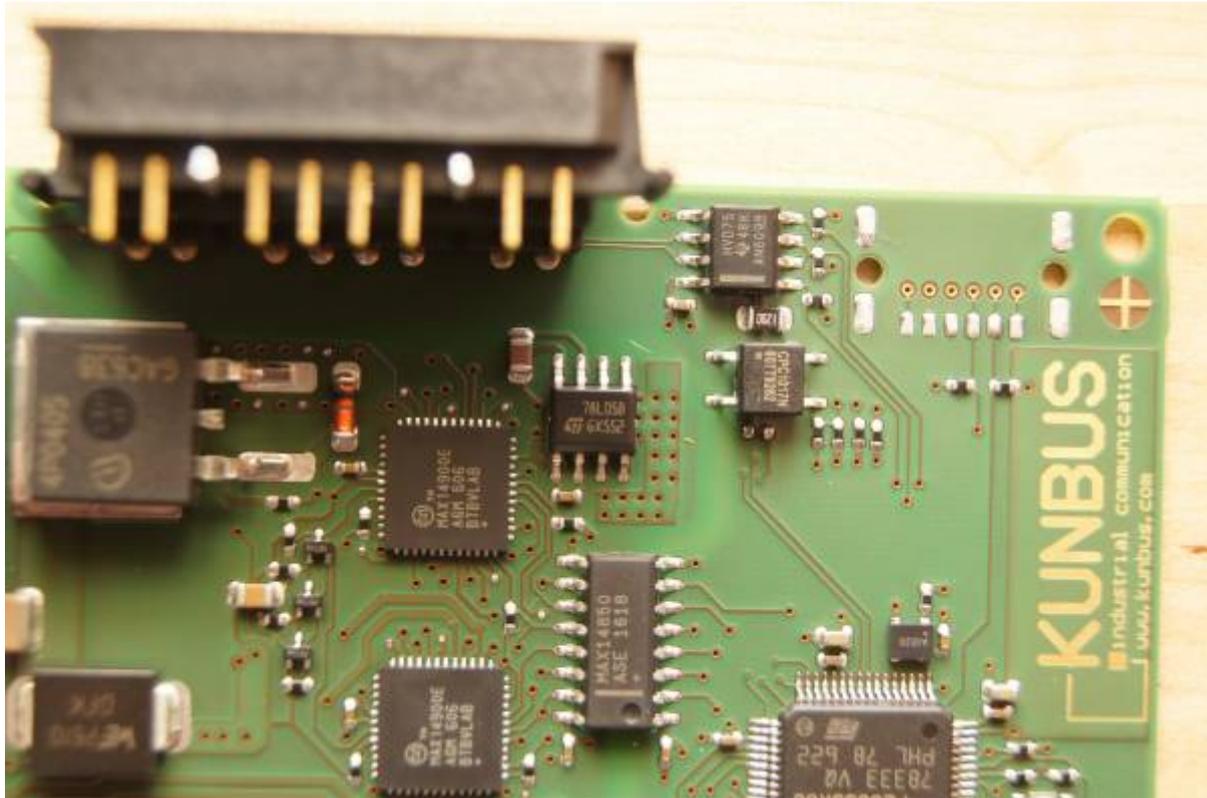




Der Stecker steht 6.5mm über den Platinenrand, und schaut somit genau aus der Gehäuseblende







From:

<http://www.zeilhofer.co.at/wiki/> - Verschiedenste Artikel von Karl Zeilhofer

Permanent link:

<http://www.zeilhofer.co.at/wiki/doku.php?id=revpi-dio>

Last update: **2018/02/04 14:29**

